

Общество с ограниченной ответственностью "ПИРИС"
(ООО "ПИРИС" ИНН:9703180145)

PIRIS

Конструкторская документация

Вводно-распределительное устройство
63 А, с системой АВР-А и приборами учета

ВРУ-PRS-ABP-A-2-00-63-CHINT

www.piris.ru

Содержание

Лист	Название
1	<i>Титульный лист</i>
2	<i>Содержание</i>
3	<i>ГЧ. Габаритный чертеж</i>
4	<i>ЭМСЕ. Электронная модель сборочной единицы 1</i>
5	<i>ЭМСЕ. Электронная модель сборочной единицы 2</i>
6	<i>ЭЭ. Схема силовая</i>
7	<i>ЭЭ. Схема мини-АВР питания цепей управления блока АВР</i>
8	<i>ЭЭ. Схема управления АВР и индикации</i>
9	<i>Групповая спецификация компонентов. Лист 1</i>
10	<i>Групповая спецификация компонентов. Лист 2</i>

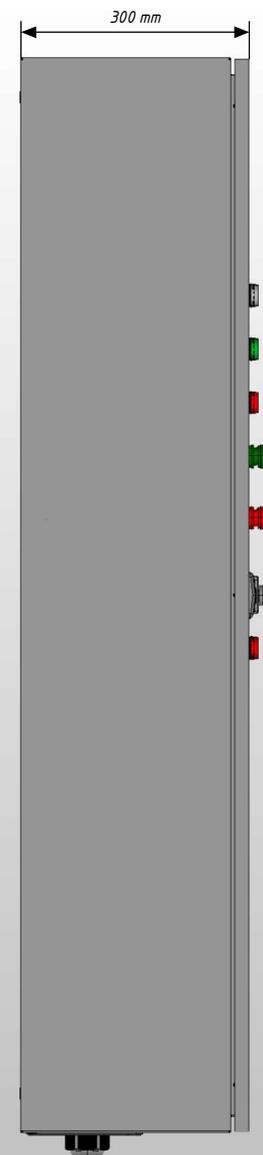
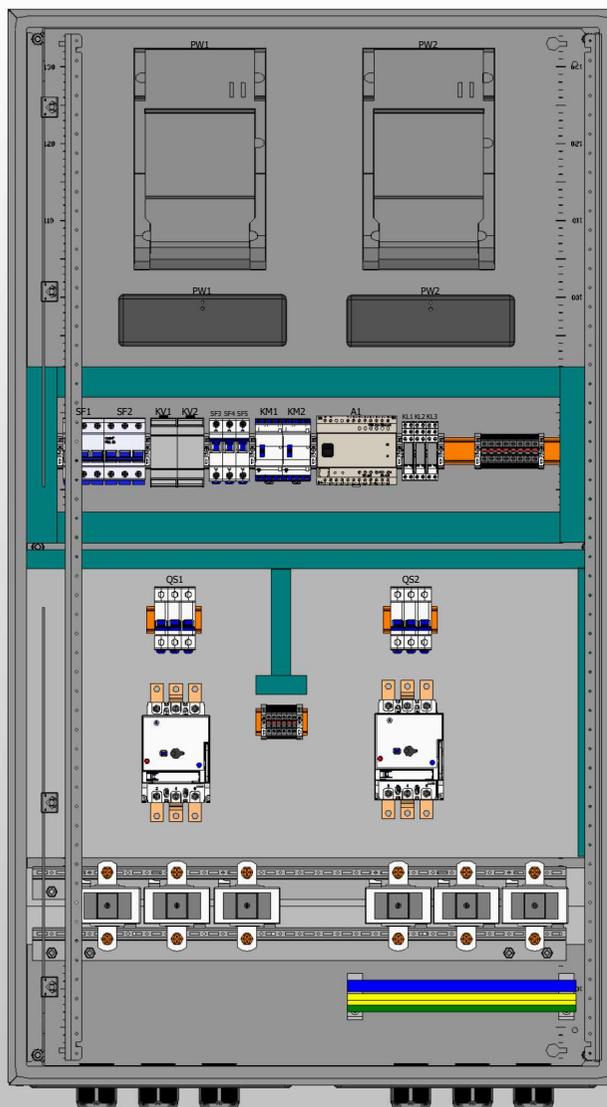
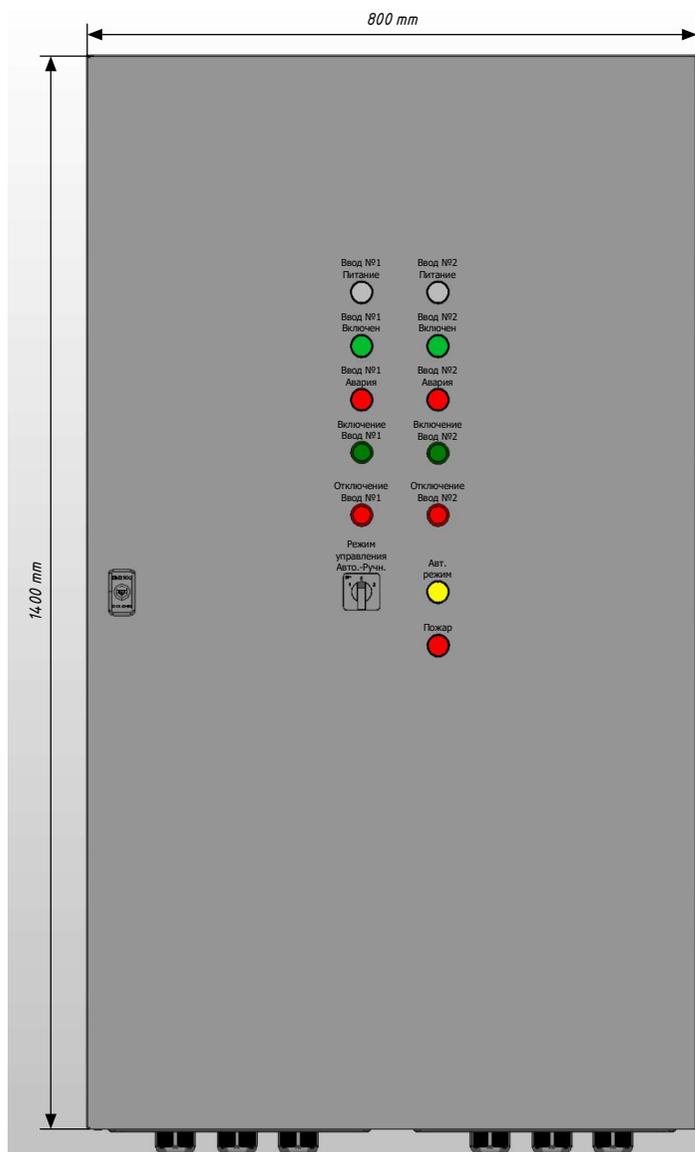
Подп. и дата		Инв. № дубл		Взам. инв. №		Подп. и дата		
Инв. № подл	Пров	Т.контр	Рук	Н.контр	Утв	Лист	Лист	Листов
						2	10	



Вид с дверями

Вид без дверей

Вид сбоку (слева)



Примечание:

1. Степень защиты шкафа IP31. (Опционально - степень защиты можно увеличить)
2. Цвет RAL 7035.
3. Предусмотрен ввод и вывод кабеля снизу.

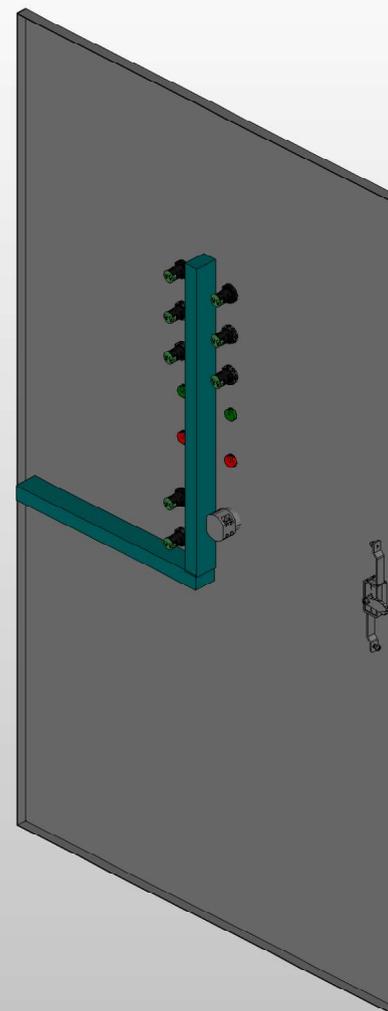
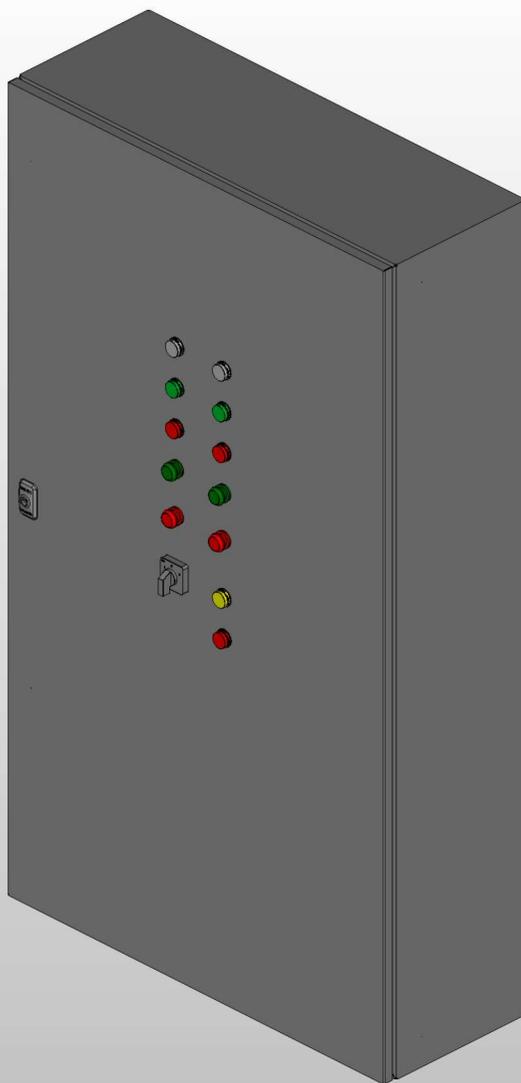
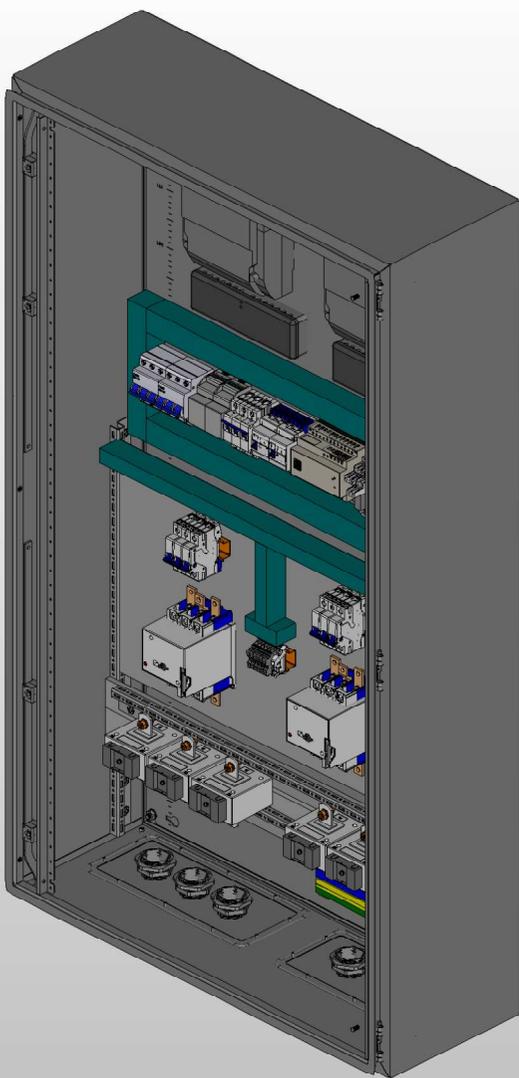
Инд. № подл. Подп. и дата

						Лист
Ред.	Листов	№ докум.	Подп.	Дата		3

Вид с дверью

Вид без двери

Дверь (внутренняя сторона)



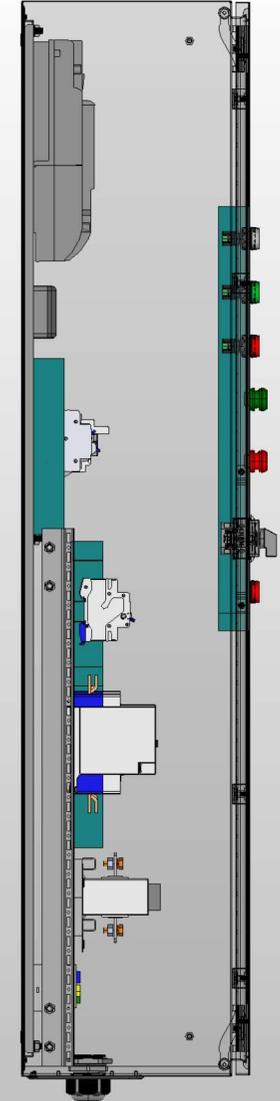
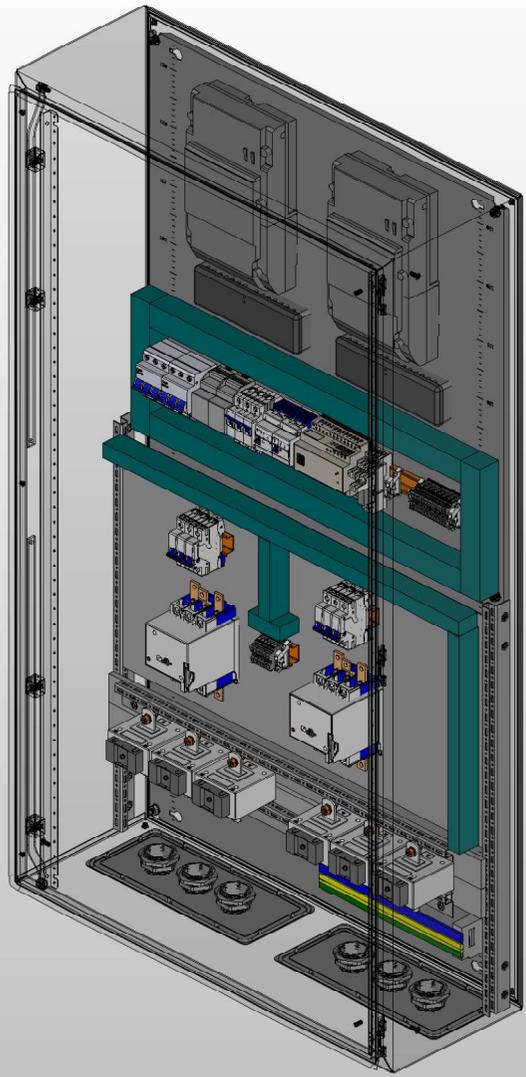
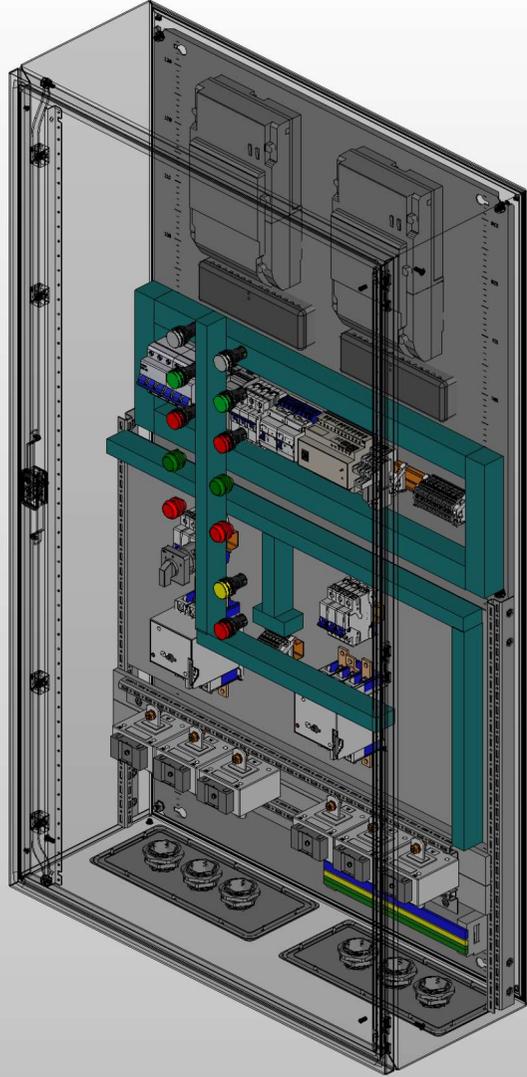
Инд. № подл.	
Подп. и дата	

Ред.	Листов	№ докум.	Подп.	Дата	Лист
					4

Вид с дверью

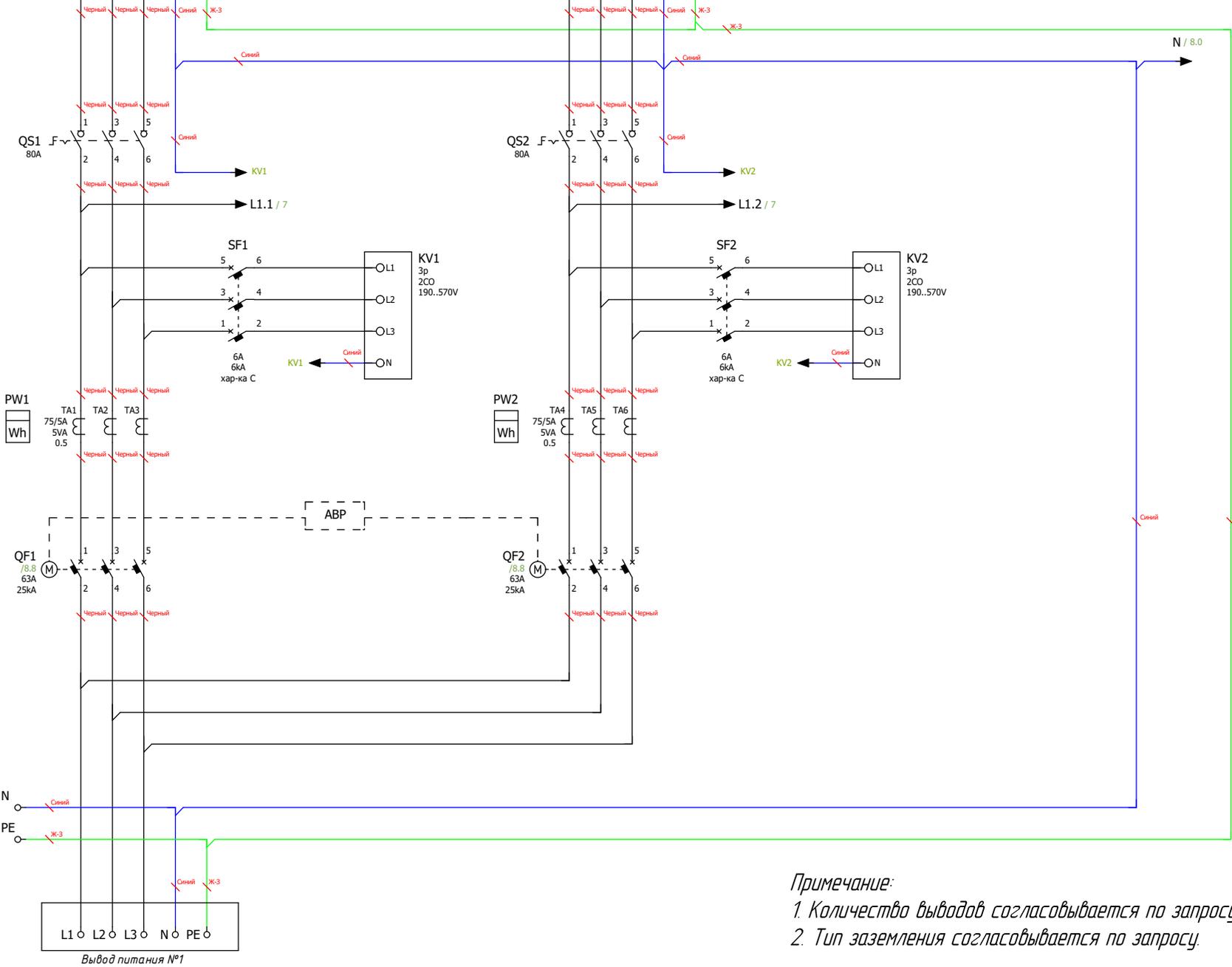
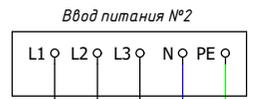
Вид без двери

Вид сбоку (слева)



Инв. № подл.	
Подп. и дата	

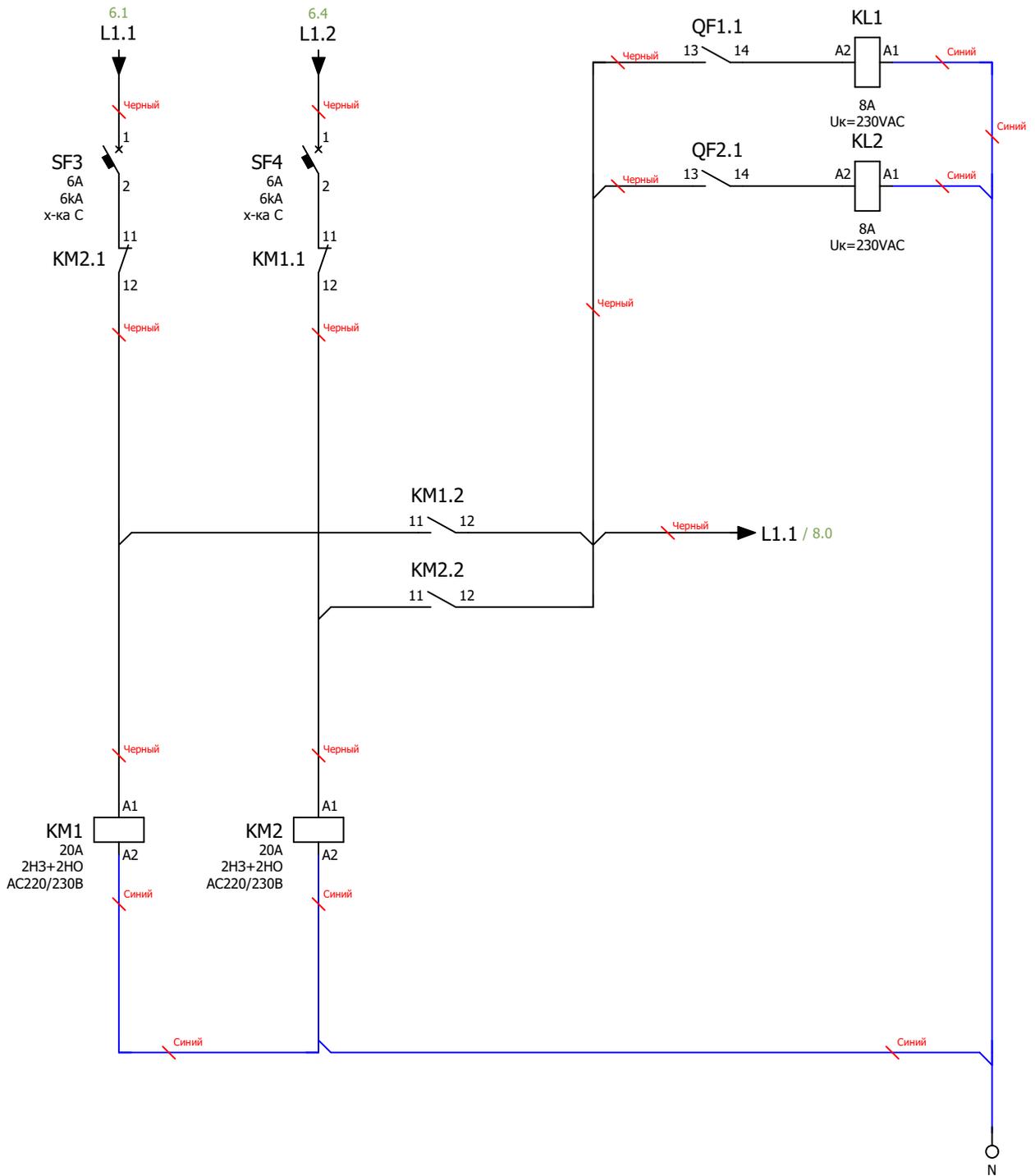
Ред.	Листов	№ докум.	Подп.	Дата



Примечание:
 1. Количество выводов согласовывается по запросу.
 2. Тип заземления согласовывается по запросу.

Инв. № подл. Подп. и дата

Ред.	Листов	№ докум.	Подп.	Дата	Лист
					6



Примечание:

Схема мини-АВР питания цепей управления блока АВР.

Размножение контактов состояния вводных автоматических выключателей.

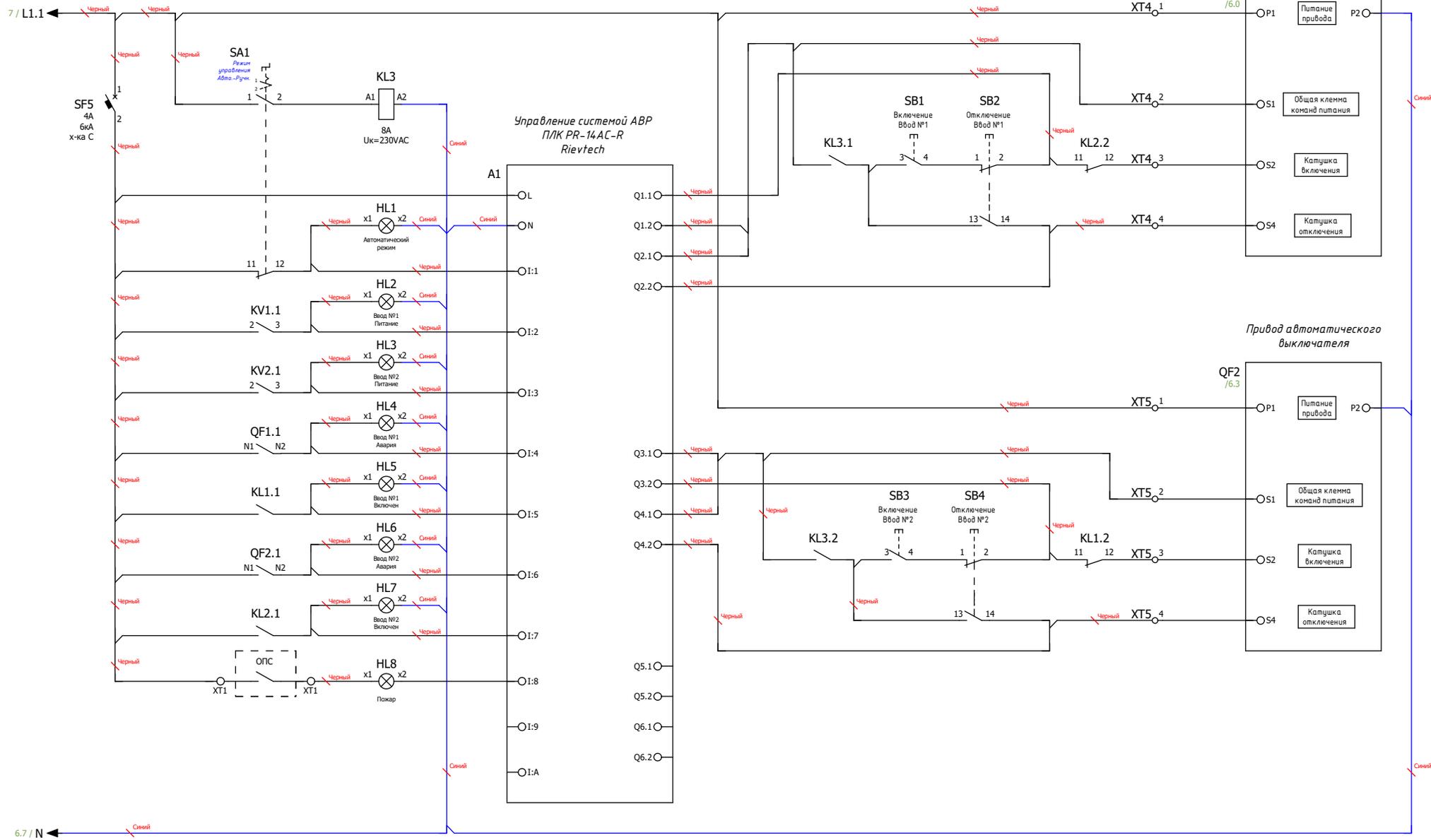
Подп. и дата

Инд. № подл.

Ред.	Листов	№ докум	Подп	Дата

Лист

7



Примечание:
 Схема управления системой АВР на основе моторных приводов автоматических выключателей и программируемого логического контроллера (ПЛК)

Подп. и дата
 Инв. № подл.

Ред.	Листов	№ докум.	Подп.	Дата	Лист
					8

